

**Gianvito Matarrese, Cristoforo Marzocca,
Savino Petrignani**

**Common-gate SiPM
front-end design with
 g_m/I_D method**

CACUCCI  EDITORE
BARI

**Gianvito Matarrese, Cristoforo Marzocca,
Savino Petrignani**

**Common-gate SiPM
front-end design with
 g_m/I_D method**

CACUCCI  EDITORE
BARI

PROPRIETÀ LETTERARIA RISERVATA

© 2022 Cacucci Editore – Bari

Via Nicolai, 39 – 70122 Bari – Tel. 080/5214220

<http://www.cacuccieditore.it> e-mail: info@cacucci.it

Ai sensi della legge sui diritti d'Autore e del codice civile è vietata la riproduzione di questo libro o di parte di esso con qualsiasi mezzo, elettronico, meccanico, per mezzo di fotocopie, microfilms, registrazioni o altro, senza il consenso dell'autore e dell'editore.

Summary

CHAPTER I

Common-gate SiPM front-end design with g_m/I_D method

1.	Objective	7
2.	Background	7
3.	Algorithm	9
3.1.	Output noise	10
3.1.1.	Noise contribution of the common-gate MOSFET	10
3.1.2.	Load resistor	11
3.2.	Output signal slope	11
3.3.	Jitter evaluation	12
4.	Preliminary results	12
	References	14

ISBN 979-12-5965-183-9



9 791259 651839

€ 5,00